**Příloha č. 2**

**Věcná náplň řešení projektu**

Projekt: **Mikrovlnný výkonový zesilovač**

Ev.č.: **FV20701**

**Etapy řešení:**

|  |  |  |  |
| --- | --- | --- | --- |
| Etapa  a podetapy | Název etapy  a stručný přehled činnosti v etapě | Orientační zajištění řešení  etap (organizace) | Orientační termín  ukončení etapy  (měs/rok) |
| **Rok 2017** | | | |
| 1 | Tvorba systémových specifikací | T-CZ, Univerzita Pardubice | Přechází do r. 2018 |
| **Rok 2018** | | | |
| 1 | Tvorba systémových specifikací | T-CZ, Univerzita Pardubice | 05/2018 |
| 2 | Vývoj dílčích bloků a zhotovení funkčního vzoru modulu | T-CZ, Univerzita Pardubice | 12/2018 |
|  | **Rok 2019** |  |  |
| 3 | Zhotovení funkčního vzoru celku | T-CZ, Univerzita Pardubice | 12/2019 |
|  | **Rok 2020** |  |  |
| 4 | Validace, závěr projektu | T-CZ, Univerzita Pardubice | 07/2020 |